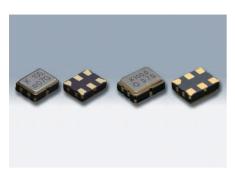
表面実装型水晶発振器

DS0223S/DS0323S SERIES



原寸大 DSO223S DSO323S D

■ 一般仕様

■ 特長

- 2.5V/3.3V動作、超高速タイプ
- スリーステート機能付き
- LV-PECL出力(DSO223/323SK)
- LVDS出力(DSO223/323SJ)
- HCSL出力(DSO223/323SD)
- AEC-Q100準拠

■ 用途

● サーバ、光伝送機器、基幹通信基地局、 車載用マルチメディアデバイスなど

[型名]

	DS0223S SERIES	2520サイズ
	DS0323S SERIES	3225サイズ



鉛フリ



BoHS対応



ご用命の際は型名以外に特性コード(例 AAA)までご指定ください。

これに対している。 CH中の原は空石以外に特性コート(例 AAA) まじて指定へたさい。						
項目	型名記号	DS0223SK DS0323SK	DS0223SJ DS0323SJ	DS0223SD DS0323SD		
出力仕様	_	LV-PECL	LVDS	HCSL		
出力周波数範囲	fo	13.5~167MHz(DS0223S SERIES)/13.5~212.5MHz(DS0323S SERIES)				
電源電圧	Vcc	+2.5V±0.125V/+3.3V±0.165V				
周波数許容偏差(常温偏差含む)	f_tol	$\pm 50 \times 10^{-6} \text{ max.}, \pm 100 \times 10^{-6} \text{ max.}$				
保存温度範囲	T_stg	−40~+85°C				
動作温度範囲	T_use	-10~+70°C ,-40~+85°C				
消費電流	lcc	45mA max. (fo≦170MHz), 50mA max. (170MHz <fo≦212.5mhz)< td=""><td>20mA max.</td><td>30mA max. (fo≦170MHz), 35mA max. (170MHz<fo≦212.5mhz)< td=""></fo≦212.5mhz)<></td></fo≦212.5mhz)<>	20mA max.	30mA max. (fo≦170MHz), 35mA max. (170MHz <fo≦212.5mhz)< td=""></fo≦212.5mhz)<>		
スタンバイ時電流(#1ピン"L")	l_std	10 μA max.				
出力負荷	Load-R	50Ω to Vcc-2V	100Ω (Output-OutputN)	50Ω		
ShTC SAME II	0)////	45~55%				
波形シンメトリ	SYM	[at outputs cross point]				
0レベル電圧	VoL	Vcc-1.81~Vcc-1.62V	_	-0.15~0.15V		
1レベル電圧	Voн	Vcc-1.025~Vcc-0.88V	_	0.58~0.85V		
立上り時間	4 46	0.5ns max.	0.4ns max.	0.5ns max.		
立下り時間	tr, tf	[20~80% Output, OutputN]	[20~80% Output-OutputN]	[0.175~0.525V Level]		
差動出力電圧	V _{OD1} , V _{OD2}	_	0.247~0.454V	_		
**************	41		50mV			
差動出力誤差	∠Vod	_	[\(\subseteq \text{Vod} = \text{Vod} - \text{Vod} - \text{Vod} \)	_		
オフセット電圧	Vos	_	1.125~1.375V	_		
オフセット誤差	∠Vos	_	50mV	_		
クロス点電圧	Vcr	_	_	250~550mV		
OE端子Oレベル入力電圧	VIL	Vcc×0.3 max.				
OE端子1レベル入力電圧	V _{IH}	V _{CC} ×0.7 min.				
出力ディスエーブル時間	tPLZ	200ns				
出力イネーブル時間	tPZL	2ms				
ピリオド ジッタ(1)	tRMS	5ps typ. (13.5MHz≦fo<27MHz) / 2.5ps typ. (27MHz≦fo<212.5MHz) (σ)				
C001. 272(1)	tp-p	33ps typ. (13.5MHz≦fo<27MHz) / 22ps typ. (27MHz≦fo<212.5MHz) (Peak to peak)				
トータル ジッタ (1)	tTL	50ps typ. $(13.5\text{MHz} \le \text{fo} < 27\text{MHz}) / 35ps typ. (27\text{MHz} \le \text{fo} < 212.5\text{MHz}) [tDJ + n \times tRJ n = 14.1 (BER = 1 \times 10^{-12}) (2)]$				
位相ジッタ	to.	1.5ps max. (13.5MHz≦fo<27MHz) / 1ps max. (27MHz≦fo<212.5MHz)				
1年1日ンツラ	tpj	[13.5MHz≦fo<40MHz,fo offset:12kHz~5MHz fo≧40MHz,fo offset:12kHz~20MHz]				
梱包単位	_	2000pcs./reel(\phi180)				

(1)WAVECREST DTS-2075にて測定。

(2)tDJ:Deterministic jitter

tRJ:Random jitter

この他の仕様、または特殊仕様については営業窓口にお問い合わせください。

■ DS0223S SERIES

[mm] DS0323S SERIES

[mm]

